

1 特征

- 固定的 1/4 占空比模式, 最多 184 点
- 低功耗设计, 典型条件下电流为 6uA
- 内置 OSC 电路
- 内部 LCD 对比度控制电路
- 集成上电复位电路
- 无需外部组件
- 接口: 2 线串口 I2C
- 与 TTL/CMOS 兼容
- 高 EMC 抗扰度

2 应用领域

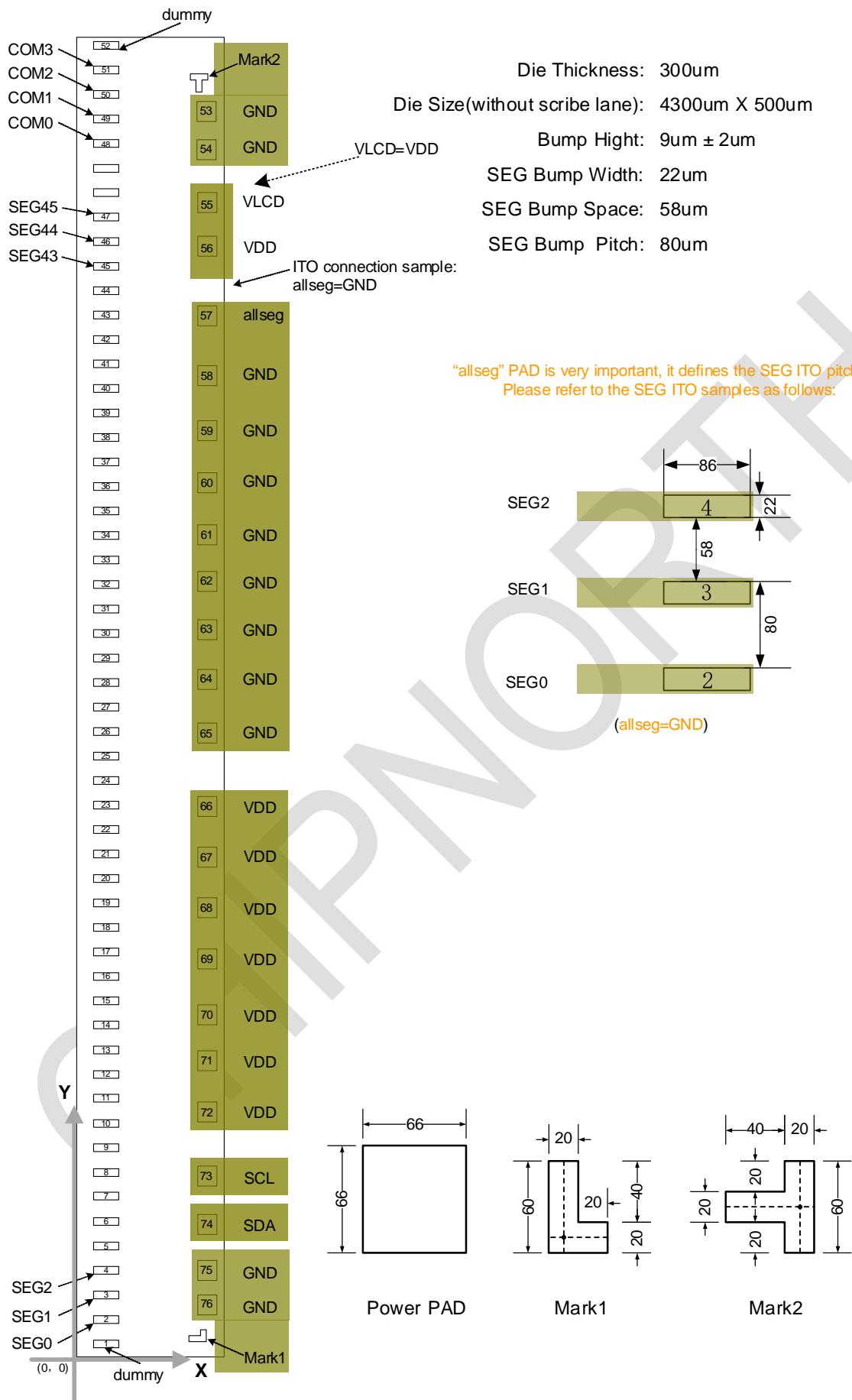
- 家电产品
- 仪表设备等
- 玩具
- PDA
- 钟表

3 订购信息

产品料号	封装	数量
CN91C4S46	COG	154/托盘

4 PAD说明

名称	I/O	功能
SDA	I/O	2 线串行 I2C 数据输入和输出。漏极开路, 并且板上需要一个上拉电阻
SCL	I	2 线串行 I2C 时钟输入 CMOS 输入, 不需要上拉电阻
VSS	I	GND
VDD	I	电源
VLCD	I	设置 LCD 偏置电压。它可以直接连接到 VDD, 然后可以通过设置寄存器 EV [3:0] 来调整内部 LCD 偏置电压, VLCD≤VDD
allseg	I	需要与 GND 相连
SEG0~SEG45	O	LCD 的 SEGMENT 输出
COM0~COM3	O	LCD 的 COMMON 输出

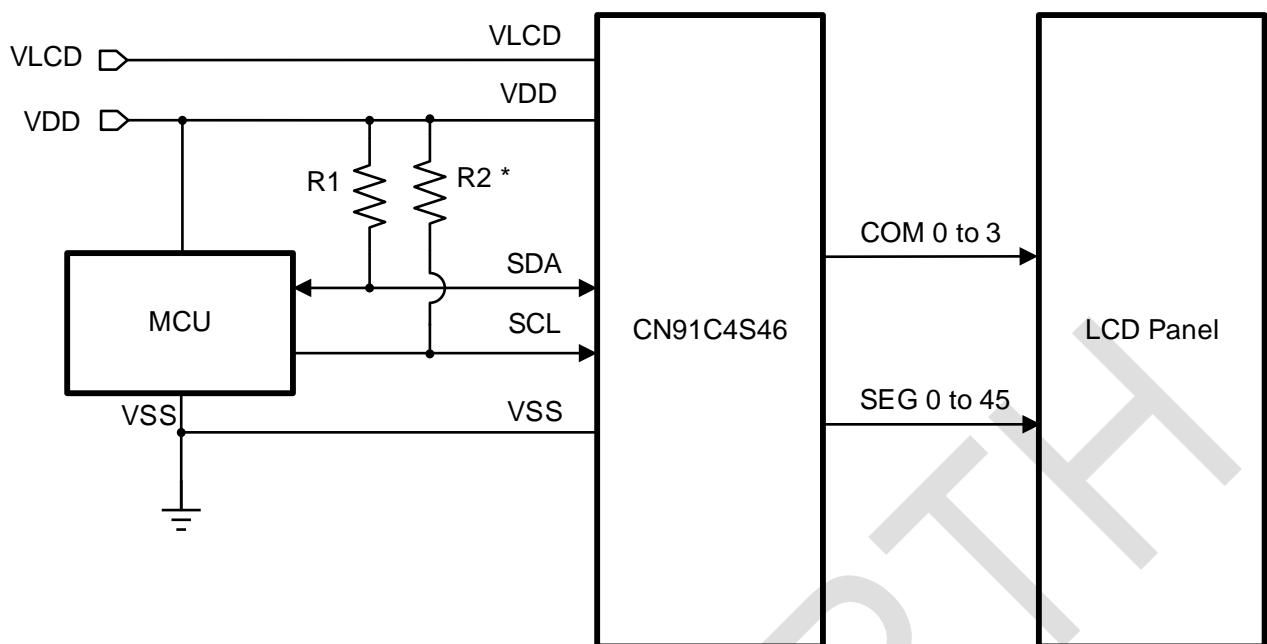


5 PAD坐标

单位: μm

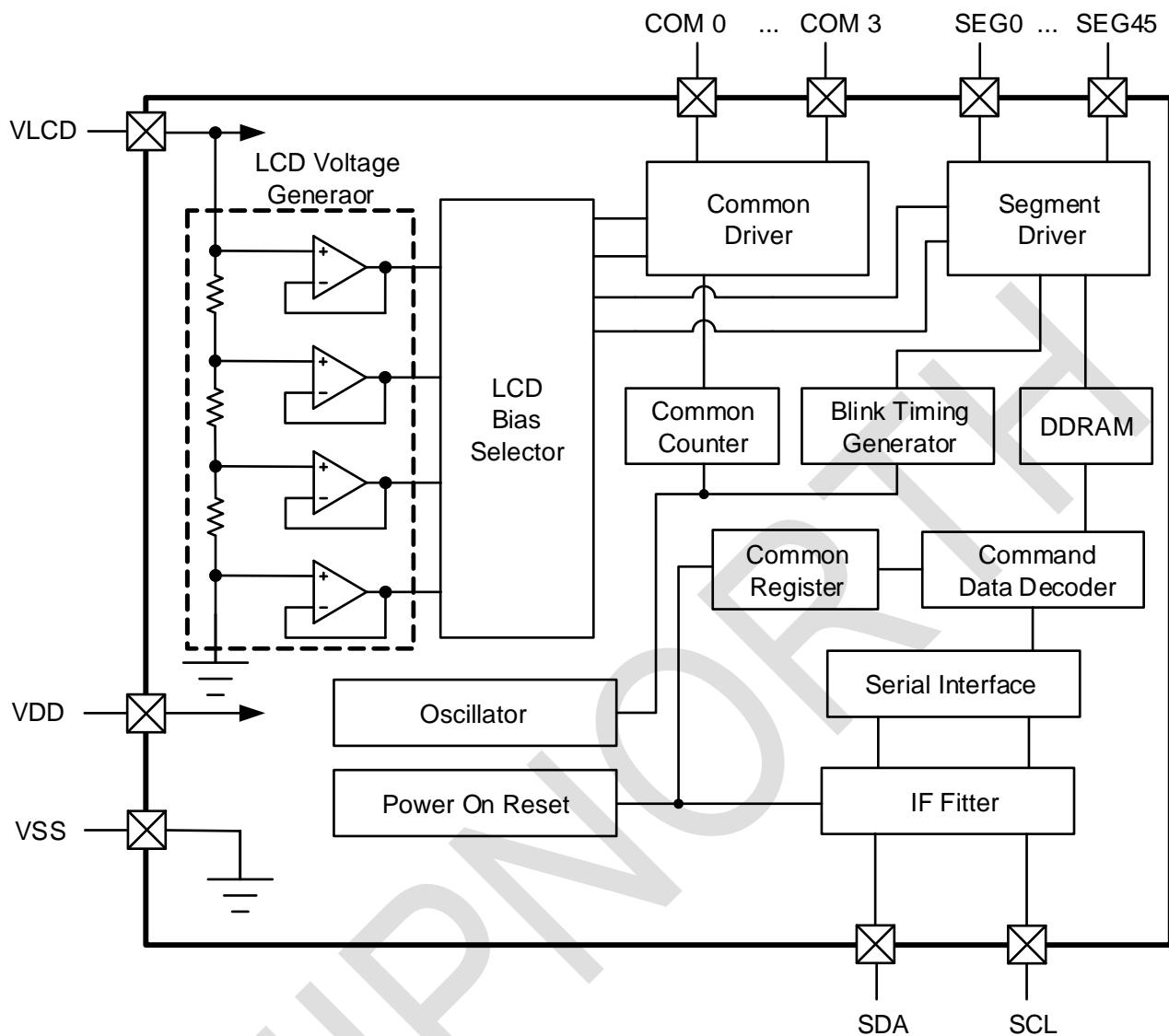
序号	名称	X	Y	序号	名称	X	Y
1	dummy	110	30	39	SEG37	110	3070
2	SEG0	110	110	40	SEG38	110	3150
3	SEG1	110	190	41	SEG39	110	3230
4	SEG2	110	270	42	SEG40	110	3310
5	SEG3	110	350	43	SEG41	110	3390
6	SEG4	110	430	44	SEG42	110	3470
7	SEG5	110	510	45	SEG43	110	3550
8	SEG6	110	590	46	SEG44	110	3630
9	SEG7	110	670	47	SEG45	110	3710
10	SEG8	110	750	48	COM0	110	3950
11	SEG9	110	830	49	COM1	110	4030
12	SEG10	110	910	50	COM2	110	4110
13	SEG11	110	990	51	COM3	110	4190
14	SEG12	110	1070	52	dummy	110	4270
15	SEG13	110	1150	53	GND	444	4140
16	SEG14	110	1230	54	GND	444	4020
17	SEG15	110	1310	55	VLCD	444	3797
18	SEG16	110	1390	56	VDD	444	3637
19	SEG17	110	1470	57	allseg	444	3435
20	SEG18	110	1550	58	GND	444	3224
21	SEG19	110	1630	59	GND	444	3064
22	SEG20	110	1710	60	GND	444	2904
23	SEG21	110	1790	61	GND	444	2744
24	SEG22	110	1870	62	GND	444	2584
25	SEG23	110	1950	63	GND	444	2424
26	SEG24	110	2030	64	GND	444	2264
27	SEG25	110	2110	65	GND	444	2104
28	SEG26	110	2190	66	VDD	444	1860
29	SEG27	110	2270	67	VDD	444	1700
30	SEG28	110	2350	68	VDD	444	1540
31	SEG29	110	2430	69	VDD	444	1380
32	SEG30	110	2510	70	VDD	444	1220
33	SEG31	110	2590	71	VDD	444	1060
34	SEG32	110	2670	72	VDD	444	900
35	SEG33	110	2750	73	SCL	444	670
36	SEG34	110	2830	74	SDA	444	490
37	SEG35	110	2910	75	GND	444	280
38	SEG36	110	2990	76	GND	444	160

6 典型应用



注：*R2 选用。

7 框图



8 规格

8.1 绝对最大额定值

参数	符号	额定范围	单位	备注
电源电压	V _{DD}	-0.3 to +6.5	V	电源
电源电压 1	V _{LCD}	-0.3 to +6.5	V	LCD 驱动电压
输入电压范围	V _{IN}	-0.3 to V _{DD} +0.3	V	
焊接温度	T _{lead}	260 (soldering, 10s)	°C	
工作温度范围	T _{opr}	-40 to 105	°C	
储存温度范围	T _{stg}	-55 to 150	°C	

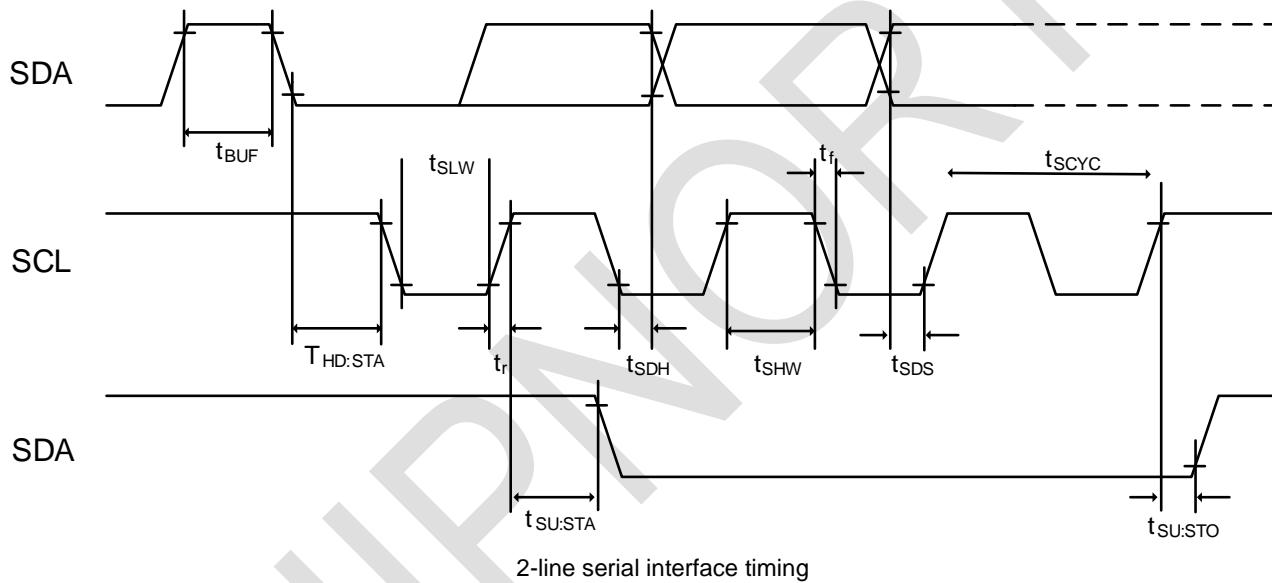
8.2 电性参数

测试条件: VDD=3.3V, TA = 25 °C, 除非另有规定。

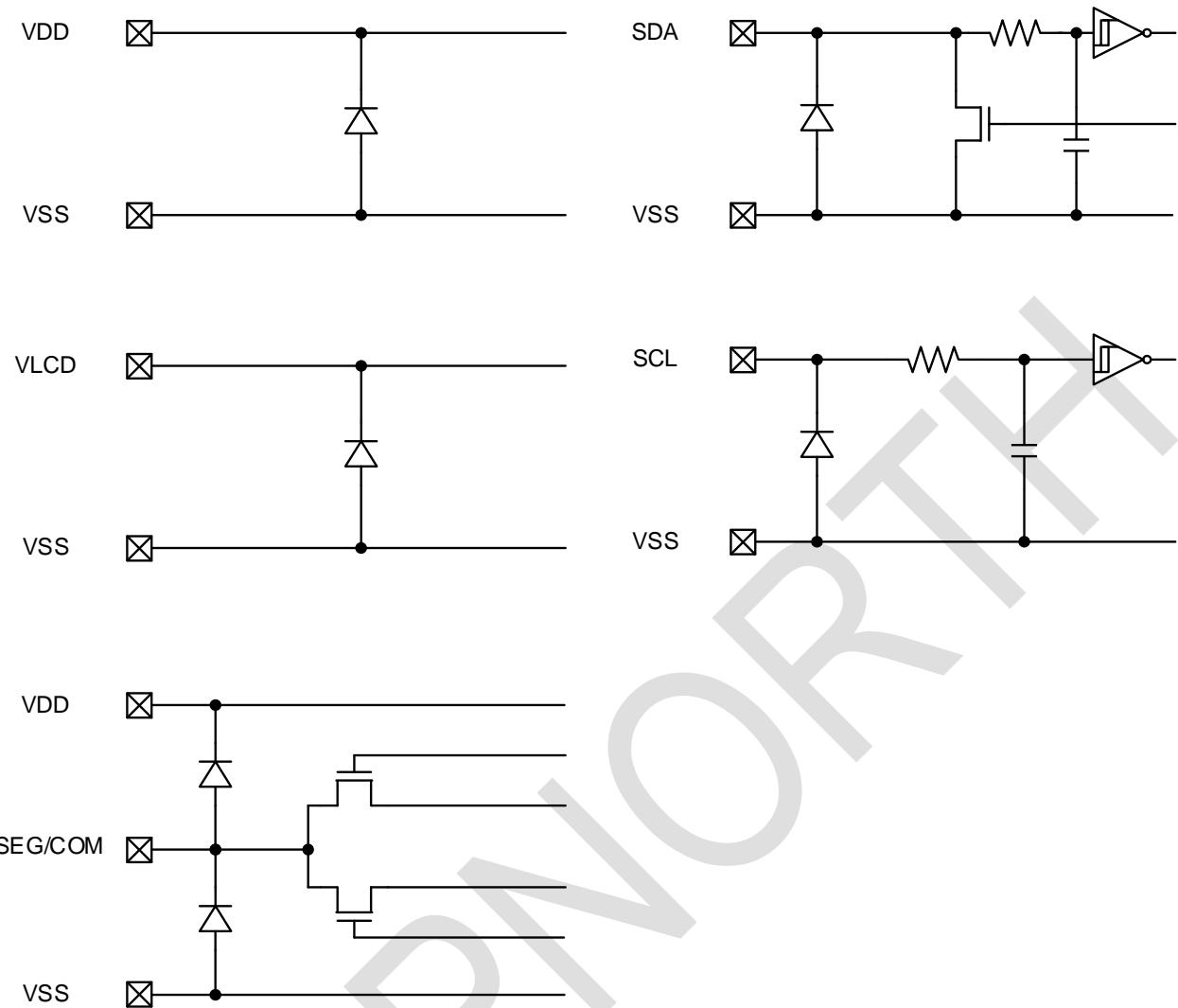
参数	符号	条件	最小	典型	最大	单位
VDD 电压范围	V _{DD}		2.7	-	5.5	V
VLCD 电压范围	V _{LCD}	LCD 驱动电压	2.7	-	V _{DD}	V
“H”电平输入电压	V _{IH}			0.8V _{DD}	-	V _{DD}
“L”电平输入电压	V _{IL}			V _{SS}	-	0.2V _{DD}
SDA “L”电平输出电压	V _{OL_SDA}	I _{load} =-3mA 无需考虑 COG 面板上的 ITO 电阻。	0	-	0.4	V
COM / SEG 导通电阻	R _{ON}	负载=±10uA	-	3	-	kΩ
帧频	F _{clk}	FR=72Hz 设定	-	72	-	Hz
待机电流	I _{DD1}	显示关闭, 振荡关闭	-	-	1	uA
工作电流	I _{DD2}	VDD=3.3V, Ta=25°C, SR=省电模式 1, 帧翻转, FR=72Hz。	-	6	20	uA

8.3 MPU 接口特性

参数	符号	条件	最小	典型	最大	单位
输入上升时间	t_r		-	-	1000	ns
输入下降时间	t_f		-	-	300	ns
SCL 周期	t_{SCYC}		10	-	-	us
SCL 高电平脉冲宽度	t_{SHW}		4	-	-	us
SCL 低电平脉冲宽度	t_{SLW}		4.7	-	-	us
SDA 建立时间	t_{SDS}		250	-	-	ns
SDA 保持时间	t_{SDH}		250	-	-	ns
总线空闲时间	t_{BUF}		4.7	-	-	us
启动条件保持时间	$t_{HD:STA}$		4	-	-	us
启动条件建立时间	$t_{SU:STA}$		4.7	-	-	us
停止条件建立时间	$t_{SU:STO}$		4	-	-	us



9 输入输出端等效电路图



10 指令寄存器说明

	D7	D6	D5	D4	D3	D2	D1	D0
ADSET	C	0	0	P[4:0]				
DISCTL	C	0	1	FR[1:0]		LF	SR[1:0]	
MODSET	C	1	0	ULP	EN	/	/	/
EVRSET	C	1	1	0	0	EV[2:0]		
ICSET	C	1	1	0	1	P[5]	RST	P[6]
BLKCTL	C	1	1	1	0	BLK[2:0]		
APCTL	C	1	1	1	1	EV[3]	AON	AOFF

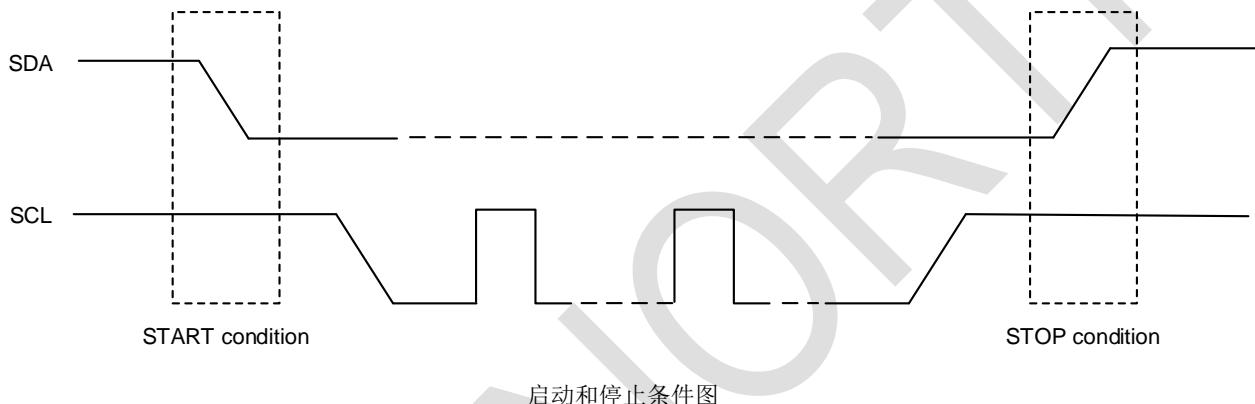
名称	默认值	描述
P[6:0]	0000000	<p>DDRAM 地址 在写模式下，地址 P [6:0]的范围可以设置为 0~2F(十六进制) 在读模式下，地址 P [6:0]的范围可以设置为 0~2F,30~32(十六进制) 不要指定其他地址，否则地址将设置为“0000000” 注：位 P[5]、P[6]在指令“ICSET”中</p>
FR[1:0]	00	<p>设置帧频率以节省功耗 00, 72Hz, 正常模式 01, 96Hz, 工作模式 1 10, 49Hz, 工作模式 2 11, 144Hz, 工作模式 3</p>
LF	0	<p>设置帧翻转或线翻转模式： 0, 线翻转 1, 帧翻转</p>
SR[1:0]	10	<p>为节电设置内部偏置电流 00, *0.5, 省电模式 1 01, *0.67, 省电模式 2 10, *1.0, 正常模式, 默认值 11, *1.8, 高功率模式</p>
ULP	0	设置“1”以启用超低功耗模式，这可以进一步降低总功耗与‘SR’和‘FR’功率节省模式
EN	0	<p>0: 禁用芯片上的所有块，所有 COM/SEG 引脚将被拉到 GND 1: 启动</p>
EV[3:0]	0000	<p>调整电阻分配器用于 LCD 对比度设置 0000, 1.000 * VLCD 0001, 0.975 * VLCD 0010, 0.950 * VLCD 0011, 0.925 * VLCD 0100, 0.900 * VLCD 0101, 0.875 * VLCD 0110, 0.850 * VLCD 0111, 0.825 * VLCD 1000, 0.800 * VLCD 1001, 0.775 * VLCD 1010, 0.750 * VLCD 1011, 0.725 * VLCD 1100, 0.700 * VLCD 1101, 0.675 * VLCD 1110, 0.650 * VLCD 1111, 0.625 * VLCD 注：位 EV[3]在指令“APCTL”中</p>
RST	0	设置“1”重置此表中的所有寄存器，但它不会重置 DDRAM 中的显示数据。
BLK[2:0]	000	<p>配置闪烁频率： 000, 不闪烁 001, 0.3Hz</p>

		010, 0.25Hz 011, 2Hz 100~111, 1Hz
AON: AOFF	00	配置像素显示 00, 所有像素 ON/OFF 取决于显示 DDRAM 中的数据 01, 无论 DDRAM 数据如何, 所有像素都关闭 10, 无论 DDRAM 数据如何, 所有像素都是打开的 11, 所有像素都关闭, 无论 DDRAM 数据如何, 与 “01” 相同

11 功能说明

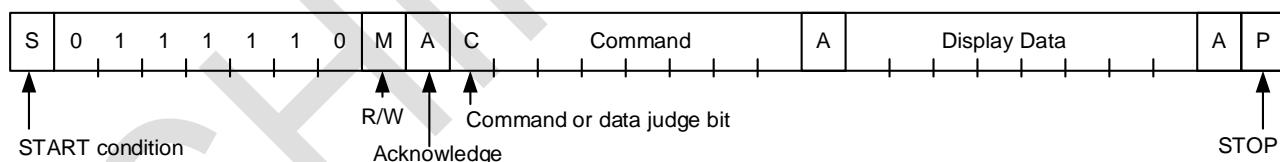
11.1 指令和数据传输方法

本设备通过 2 线串行接口传输指令或数据时, 必须生成“启动条件”和“停止条件”状态。当 SCL 保持高电平时, SDA 从高电平向低电平切换, 即为“启动条件”。当 SCL 保持高电平, SDA 从低电平向高电平切换, 即为“停止条件”。



启动和停止条件图

- 1.生成“启动条件”。
- 2.发出从机地址 7C。
- 3.传输指令。
- 4.传输显示数据。
- 5.生成“停止条件”



在生成“启动条件”后, 发出从机地址“01111100”(写模式), 紧跟着进行指令传输。最高位 MSB (指令或数据判断位) 定义后面的字节是指令还是数据。当“指令或数据判断位”为“1”时, 下一个字节为指令。当“指令或数据判断位”为“0”时, 下一个字节为显示数据。



一旦进入显示数据传输状态, 就不能输入任何指令。若要重新输入指令, 请重新生成“启动条件”。

如果在指令传输过程中输入“启动条件”或“停止条件”, 则指令将被取消。如果从地址连续输入在“启动条件”后, 它将处于指令输入状态。请在“启动条件”后的第一个数据传输中输入“从地址”。

* 当第一个数据传输中的从站地址无法识别时，应答不返回，下一个传输将无效。当数据传输处于无效状态并且“开始条件”再次传输时，它将返回到有效状态。

* 请观察输入上升时间和设置时间的微处理器接口特性，在传输指令和数据时保持时间(请参阅微处理器接口)。

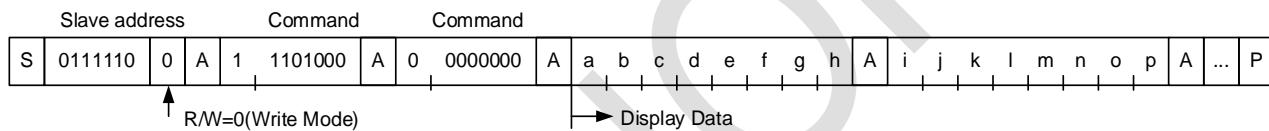
11.2 写入显示数据和传输方法

将 R/W 位置“0”，进入“写”模式。

该设备具有 $46 \times 4 = 184$ 位的显示数据 RAM (DDRAM)。

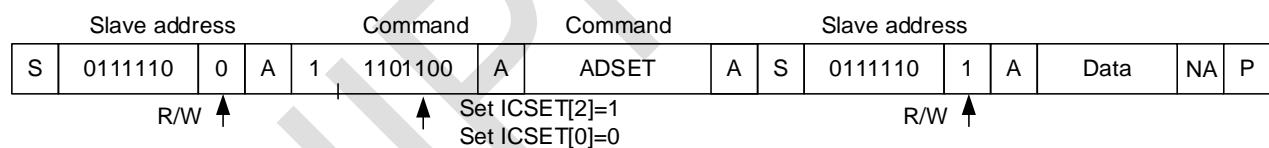
DDRAM address												
	00h	01h	02h	03h	04h	05h	06h	07h	2Bh	2Ch	2Dh
BIT	0	a	e	i	m							
	1	b	f	j	n							
	2	c	g	k	o							
	3	d	h	l	p							
	SEG0	SEG1	SEG2	SEG3	SEG4	SEG5	SEG6	SEG7	SEG43	SEG44	SEG45

8 位数据将存储在 DDRAM 中。要写入的地址是由地址设置指令指定的地址，并且该地址在每 4 位数据中自动递增。通过连续发送数据，可以将数据连续写入 DDRAM。



11.3 读取指令寄存器和传输方法

可以在读取模式下读取指令寄存器。指令寄存器的读取顺序如下所示，与显示数据的读取顺序相似。



指令寄存器地址如下所述。在此模式下可以读取以下寄存器设置。

寄存器	D7	D6	D5	D4	D3	D2	D1	D0	地址
REG1	/	/	/	/	RST	BLK[2:0]			30h
REG2	FR[1:0]		SR[1:0]		LF	EN	AON	AOFF	31h
REG3	/	/	/	ULP	EV[3:0]				32h

11.4 读取显示数据和传输方法

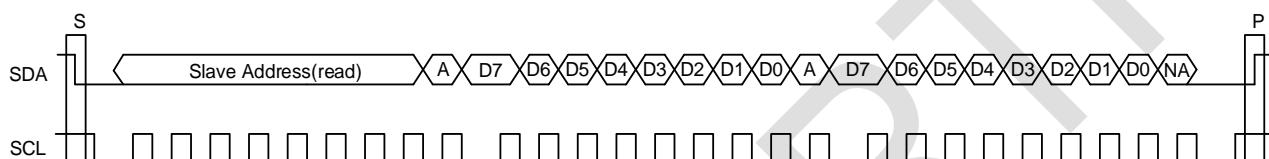
读取模式顺序如下所示。

Slave address		Command		Command		Slave address	
S	0111110	0	A	1	1101000	A	1
R/W=0(Write Mode)				R/W=1(Read Mode)			
0	0000000	A	S	0111110	1	A	Data
A	A	A	Data	NA
.....		P

在读取模式下，可以通过 SDA 线从 DDRAM 中读取显示数据。首先执行“写操作”，以确定要访问的 DDRAM 地址。然后，发送“启动条件”以及从机地址“01111101”（读模式），之后 SDA 线便会连续输出显示数据。如果在读取 DDRAM 之前没有指定 DDRAM 地址，则读取模式期间的输出将来自当前 DDRAM 地址。

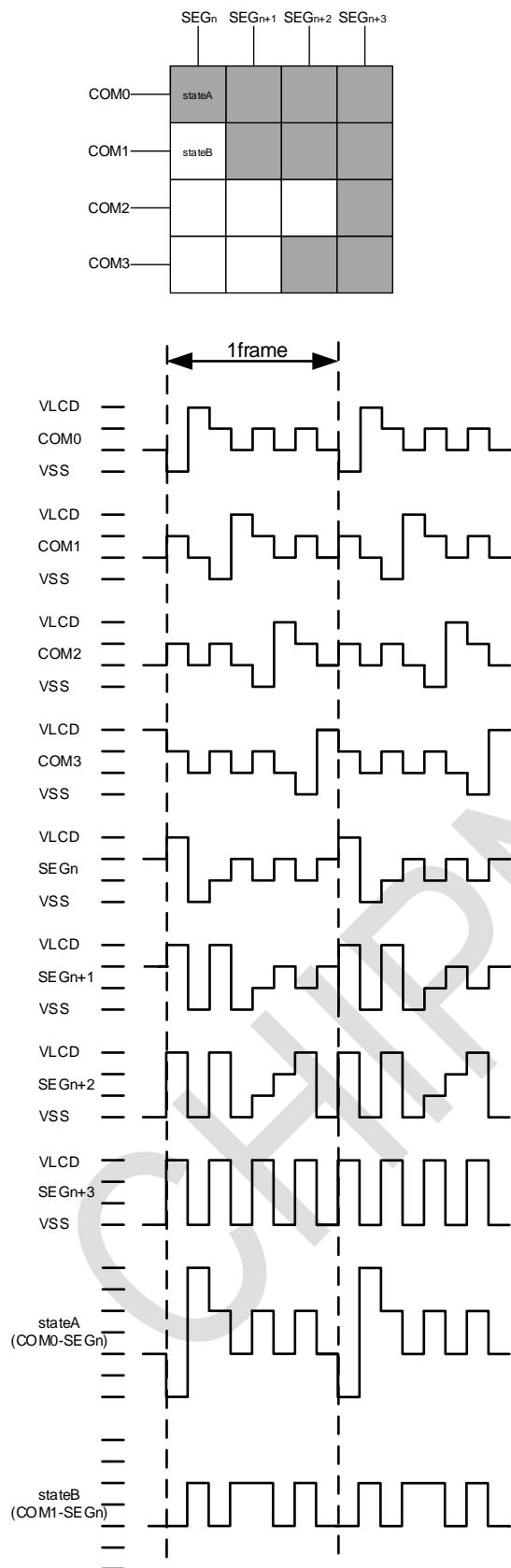
DDRAM 地址将在每 8 位输出数据之后递增。在每 8 位数据输出后，若收到主机发送的应答信号，则从机将继续输出显示数据并增加地址。当接收到“Non-Ack”时，从机将释放 SDA 线，主机发送“停止条件”读取模式将结束。

显示数据读取顺序如下所示。

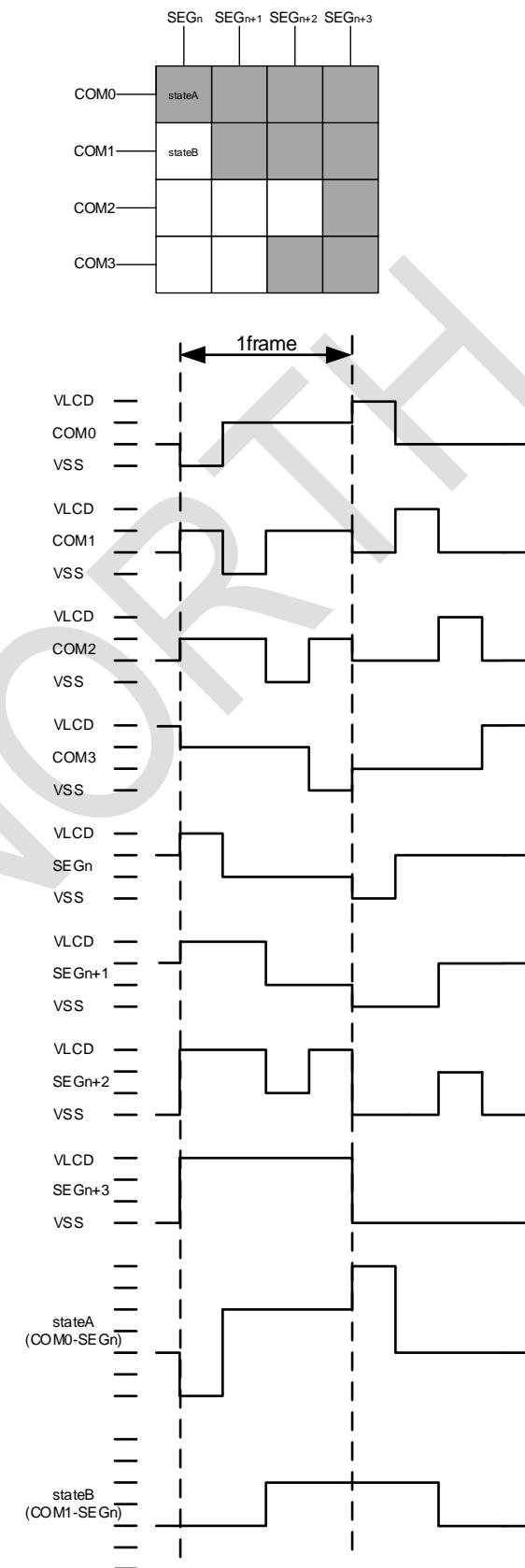


12 驱动波形

线翻转模式



帧翻转模式



12.1 重要声明

芯北电子科技（南京）有限公司及其子公司保留对本文件及本文所述任何产品进行修改、改进、更正或其他变更的权利，恕不另行通知。芯北电子科技（南京）有限公司不承担因使用本文件或本文所述任何产品而产生的任何责任；芯北电子科技（南京）有限公司也不转让其专利权或商标权及其他权利的任何许可。在使用本文件或本文所述产品的任何客户或用户应承担所有风险，并同意芯北电子科技（南京）有限公司和其产品在芯北电子科技（南京）有限公司网站上展示的所有公司免受任何损害。

对于通过未经授权的销售渠道购买的任何产品，芯北电子科技（南京）有限公司不作任何保证，也不承担任何责任。如果客户购买或使用芯北电子科技（南京）有限公司的产品用于任何非预期或未经授权的用途，客户应赔偿芯北电子科技（南京）有限公司及其代表，使其免受因直接或间接引起的任何人身伤害或死亡造成的所有索赔、损害赔偿和律师费。

CHIPNORTH